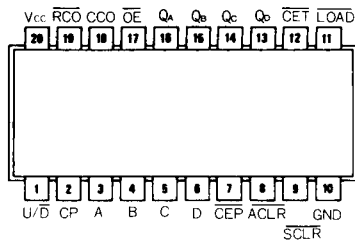


### Synchronous Presettable Up/Down Binary Counter (3-State)

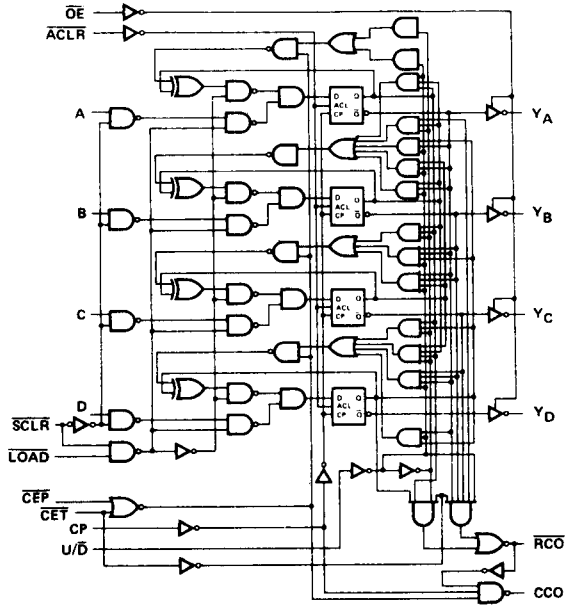


○74LS169に同期、非同期の両クリアを付け、  
Q出力を3ステートにしたタイプ

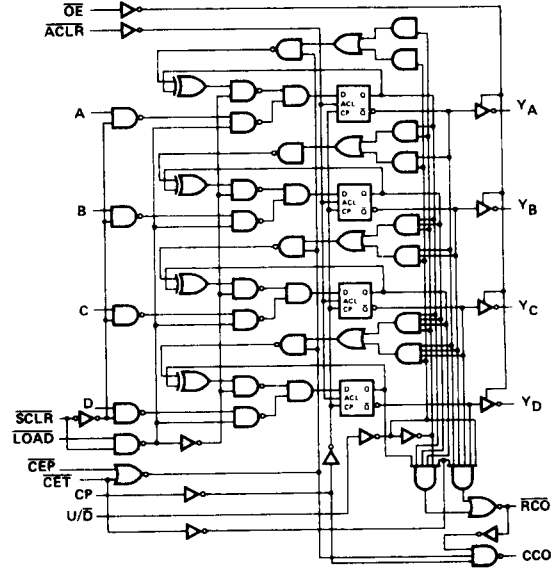
| 入 力  |        |    |        |     |       |      | 出 力 |                                        |       |        | 動 作              |
|------|--------|----|--------|-----|-------|------|-----|----------------------------------------|-------|--------|------------------|
| Load | U/D    | CP | Enable |     | Clear |      | OE  | Q <sub>A</sub> ~Q <sub>B</sub><br>(内容) | Carry |        |                  |
|      |        |    | CEP    | CET | ACLR  | SCLR |     |                                        | RCO   | CCO    |                  |
| H    | H<br>L | ↑  | L      | L   | H     | H    | X   | —                                      | —     | —      | カウントup<br>カウントdn |
| L    | X      |    | X      | X   | H     | L    | X   | —                                      | —     | —      | ロード              |
| X    | X      |    | X      | X   | L     | X    | X   | —                                      | —     | —      | クリア              |
| X    | X      | X  | X      | X   | L     | X    | X   | —                                      | —     | —      | クリア              |
| X    | H      |    |        | L   | H     | H    | X   | H H H H                                | L     |        | —                |
| X    | L      |    |        | L   | X     | X    | X   | L L L L                                | L     |        | —                |
| —    |        |    |        |     |       |      | H   | —                                      |       | Hi / Z |                  |

[illegible][illegible]

74568, 74569



74LS568



74LS569