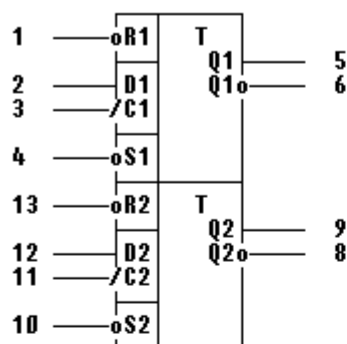


*Два D-триггера синхронных с дополняющими выходами.*

| №<br>выв. | Назначение | №<br>выв. | Назначение |
|-----------|------------|-----------|------------|
| 1         | Вход R1    | 8         | Выход Q2   |
| 2         | Вход D1    | 9         | Выход Q2   |
| 3         | Вход C1    | 10        | Вход S2    |
| 4         | Вход S1    | 11        | Вход C2    |
| 5         | Выход Q1   | 12        | Вход D2    |
| 6         | Выход Q1o  | 13        | Вход R2    |
| 7         | Общий      | 14        | Ucc        |

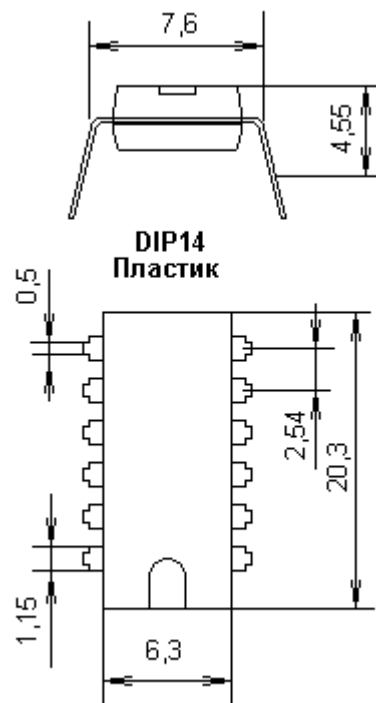
*Таблица истинности*

| ВЫХОДЫ |   |   | ВХОДЫ |    |
|--------|---|---|-------|----|
| S      | R | C | D     | Q  |
| L      | H | x | x     | H  |
| H      | L | x | x     | L  |
| L      | L | x | x     | ?  |
| H      | H | L | H     | H  |
| H      | H | L | L     | L  |
| H      | H | L | x     | Qo |

?-неопределённое состояние выхода

Микросхема содержит два независимых D-триггера, срабатывающих по положительному фронту тактового сигнала.

Низкий уровень напряжения на входах установки или сброса устанавливает выходы триггера в соответствующее состояние вне зависимости от состояния на других входах (C и D). При наличии на входах установки и сброса напряжения высокого уровня для правильной работы триггера требуется предварительная установка информации по входу данных относительно положительного фронта тактового сигнала, а также соответствующая выдержка информации после подачи положительного фронта синхросигнала.



|                            |              |
|----------------------------|--------------|
| Тип микросхемы             | K555TM2      |
| Фирма производитель        | СНГ          |
| Функциональные особенности | 2 D триггера |
| T, C                       | 0...+70      |
| I <sub>сс</sub> , мА       | 8            |
| Тр <sub>НЛ</sub> max, нс   | 40           |
| Тр <sub>ЛН</sub> max, нс   | 25           |
| Корпус                     | DIP14        |